

# Technische Information / Technical Information

Netz Thyristor  
Phase Control Thyristor

T 1201N 60...70TOH

euppec

N



## Features:

Volle Sperrfähigkeit bei 125° mit 50 Hz

Full blocking capability at 125°C with 50 Hz

Hohe Stoßströme und niedriger Wärme - widerstand durch NTV Verbindung zwischen Silizium und Mo - Trägerscheibe.

High surge currents and low thermal resistance by using low temperature NTV - connection between silicon wafer and Molybdänium.

Elektroaktive Passivierung durch a - C:H

Electroactive passivation by a - C:H

## Elektrische Eigenschaften / Electrical properties

### Höchstzulässige Werte / Maximum rated values

Periodische Vorwärts - und Rückwärts - Spitzensperrspannung repetitive peak forward off-state and reverse voltage	$t_{vj} = -40^\circ\text{C} \dots t_{vj} \text{ max}$ $f = 50 \text{ Hz}$	$V_{DRM}, V_{RRM}$	6000 6500 7000	V V V	
Periodische Vorwärts - und Rückwärts - Spitzensperrspannung repetitive peak forward off-state and reverse voltage	$t_{vj} = +5^\circ\text{C} \dots t_{vj} \text{ max}$ $f = 50 \text{ Hz}$	$V_{DRM}, V_{RRM}$	7500	V	1)
Durchlaßstrom-Grenzeffektivwert RMS forward current		$I_{TRMSM}$	2520	A	
Dauergrenzstrom mean forward current	$t_C = 85^\circ\text{C}, f = 50\text{Hz}$ $t_C = 60^\circ\text{C}, f = 50\text{Hz}$	$I_{TAVM}$	1200 1600	A A	
Stoßstrom-Grenzwert surge forward current	$t_{vj} = 25^\circ\text{C}, t_p = 10\text{ms}, V_R = 0$ $t_{vj} = t_{vj} \text{ max}, t_p = 10\text{ms}, V_R = 0$	$I_{FSM}$	35 34	kA kA	
Grenzlastintegral $I^2t$ -value	$t_{vj} = 25^\circ\text{C}, t_p = 10\text{ms}$ $t_{vj} = t_{vj} \text{ max}, t_p = 10\text{ms}$	$I^2t$	$6,12 \cdot 10^6$ $5,78 \cdot 10^6$	$\text{A}^2\text{s}$ $\text{A}^2\text{s}$	
Kritische Stromsteilheit critical rate of rise of on-state current	DIN IEC 747-6 $f = 50\text{Hz}, v_D = 0,67 V_{DRM}$ $i_{GM} = 3\text{A}, di_G/dt = 6\text{A}/\mu\text{s}$	$(di/dt)_{cr}$	150	$\text{A}/\mu\text{s}$	
Kritische Spannungssteilheit critical rate of rise of off-state current	$t_{vj} = t_{vj} \text{ max}, V_D = 0,67 V_{DRM}$ 5. Kennbuchstabe / 5 th letter H	$(dv/dt)_{cr}$	2000	$\text{V}/\mu\text{s}$	

1) auf Anfrage / on request

### Charakteristische Werte / Characteristic values

Durchlaßspannung on-state voltage	$t_{vj} = t_{vj} \text{ max}, i_T = 2\text{kA}$	$V_T$	typ 2,55	Max 2,7	V
Schleusenspannung / threshold voltage Ersatzwiderstand / slope resistance	$t_{vj} = t_{vj} \text{ max}$	$V_{(TO)}$ $r_T$	typ 1,12 0,714	Max 1,18 0,759	$\text{V}$ $\text{m}\Omega$
Durchlaßrechenkennlinien On - state characteristics for calculation $V_T = A + B \cdot i_T + C \cdot \ln(i_T+1) + D \cdot \sqrt{i_T}$	$t_{vj} = t_{vj} \text{ max}$	A B C D	typ 0,00017 0,000408 0,159 0,0117	max 0,00016 0,000509 0,184 0,00634	

# Technische Information / Technical Information

Netz Thyristor  
Phase Control Thyristor

T 1201N 60...70TOH

**eup****ec**

N



## Elektrische Eigenschaften / Electrical properties

### Höchstzulässige Werte / Maximum rated values

Zündstrom gate trigger current	$t_{vj} = 25^\circ\text{C}, V_D = 6\text{V}$	$I_{GT}$	max	350	mA
Zündspannung gate trigger voltage	$t_{vj} = 25^\circ\text{C}, V_D = 6\text{V}$	$V_{GT}$	max	2,5	V
Nicht zündender Steuerstrom gate non-trigger current	$t_{vj} = t_{vj \text{ max}}, V_D = 6\text{V}$ $t_{vj} = t_{vj \text{ max}}, V_D = 0,5 V_{DRM}$	$I_{GD}$		20 10	mA mA
nicht zündende Steuerspannung gate non-trigger voltage	$t_{vj} = 25^\circ\text{C}, V_D = 0,5 V_{DRM}$	$V_{GD}$		0,4	V

### Charakteristische Werte / Characteristic values

Haltestrom holding current	$t_{vj} = 25^\circ\text{C}, V_D = 12\text{V}, R_A = 4,7\Omega$	$I_H$	350	mA
Einraststrom latching current	$t_{vj} = 25^\circ\text{C}, V_D = 12\text{V}, R_{GK} \geq 10\Omega$ $i_{GM} = 3\text{A}, di/dt = 6\text{ A}/\mu\text{s}, t_g = 20\mu\text{s}$	$I_L$	3	A
Vorwärts- und Rückwärts-Sperrstrom forward off-state and reverse currents	$t_{vj} = t_{vj \text{ max}}$ $V_D = V_{DRM}, V_R = V_{RRM}$	$i_D, i_R$	200	mA
Zündverzug gate controlled delay time	DIN IEC 747-6 $t_{vj} = 25^\circ\text{C},$ $i_{GM} = 3\text{A}, di/dt = 6\text{ A}/\mu\text{s}$	$t_{gd}$	2	$\mu\text{s}$
Freiwerdezeit circuit commutated turn-off time	$t_{vj} = t_{vj \text{ max}}, i_{TM} = I_{TAVM}$ $V_{RM} = 100\text{V}, V_{DM} = 0,67 V_{DRM}$ $dv_D/dt = 20\text{V}/\mu\text{s}, -di_T/dt = 10\text{A}/\mu\text{s}$ 4. Kennbuchstabe / 4 th letter O	$t_q$	typ 600	$\mu\text{s}$
Sperrverzögerungsladung recovered charge	$t_{vj} = t_{vj \text{ max}}$ $I_{TM} = 2\text{ kA}, di/dt = 10\text{ A}/\mu\text{s}$ $V_R = 0,5 V_{RRM}, V_{RM} = 0,8 V_{RRM}$	$Q_r$	10	mAs
Rückstromspitze peak reverse recovery current	$t_{vj} = t_{vj \text{ max}}$ $I_{TM} = 2\text{ kA}, di/dt = 10\text{ A}/\mu\text{s}$ $V_R = 0,5 V_{RRM}, V_{RM} = 0,8 V_{RRM}$	$I_{RM}$	250	A

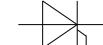
# Technische Information / Technical Information

Netz Thyristor  
Phase Control Thyristor

T 1201N 60...70TOH

**eup****ec**

N



## Thermische Eigenschaften / Thermal properties

Innerer Wärmewiderstand thermal resistance, junction to case	beidseitig / two-sided, $\Theta = 180^\circ\text{sin}$ beidseitig / two-sided , DC	$R_{thJC}$	0,0096 0,009	°C/W °C/W
Übergangs-Wärmewiderstand thermal resistance, case to heatsink	beidseitig / two-sided	$R_{thCK}$	0,002	°C/W
Höchstzulässige Sperrsichttemperatur max. junction temperature		$t_{vj \text{ max}}$	125	°C
Betriebstemperatur operating temperature		$t_{c \text{ op}}$	-40...+125	°C
Lagertemperatur storage temperature		$t_{stg}$	-40...+150	°C

## Mechanische Eigenschaften / Mechanical properties

Gehäuse, siehe Anlage case, see appendix			Seite 4	
Si-Element mit Druckkontakt, Amplifying-Gate Si-pellet with pressure contact, amplifying gate			77TN70	
Anpreßkraft clamping force		F	36...52	kN
Gewicht weight		G	typ 1500	g
Kriechstrecke creepage distance			33	mm
Feuchtekategorie humidity classification	DIN 40040		C	
Schwingfestigkeit vibration resistance	f = 50Hz		50	m/s <sup>2</sup>

Mit dieser technischen Information werden Halbleiterbauelemente spezifiziert, jedoch keine Eigenschaften zugesichert. Sie gilt in Verbindung mit den zugehörigen technischen Erläuterungen.  
This technical information specifies semiconductor devices but promises no characteristics. It is valid in combination with the belonging technical notes.

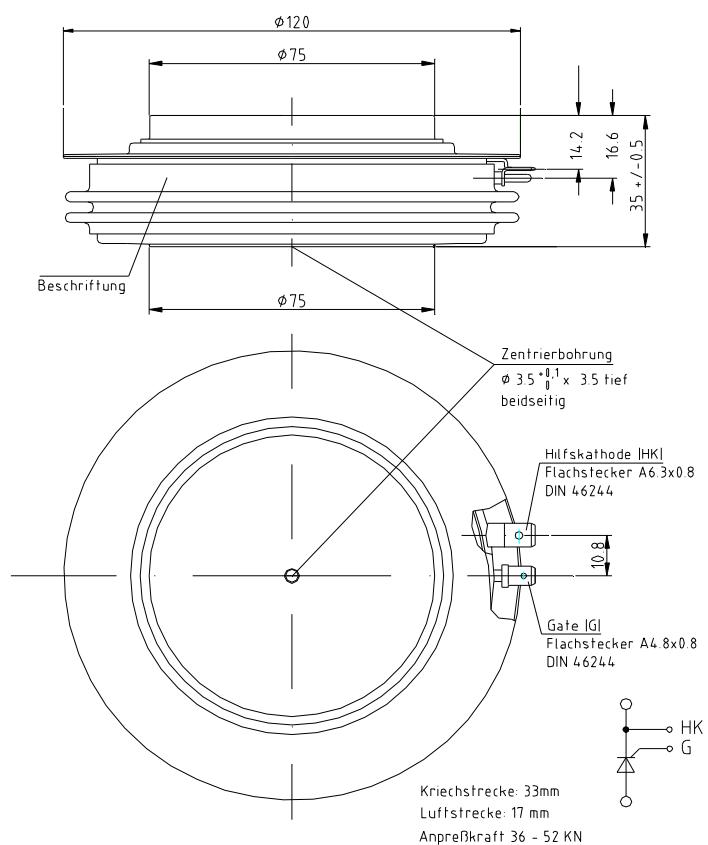
# Technische Information / Technical Information

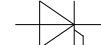
euppec

Netz Thyristor  
Phase Control Thyristor

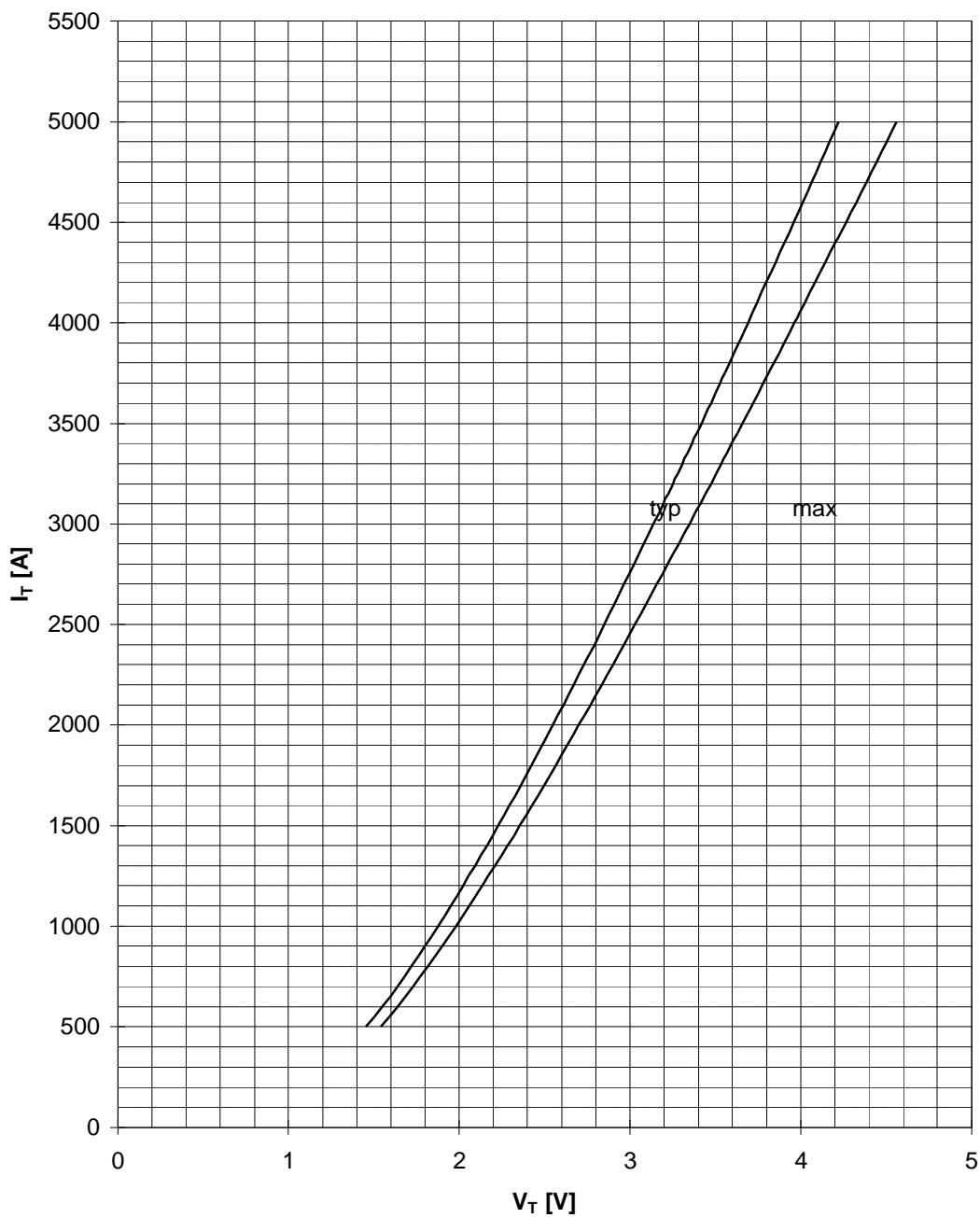
T 1201N 60...70TOH

N



**Durchlaßkennlinie  $i_T = f(v_T)$** 

Limiting and typical on-state characteristic

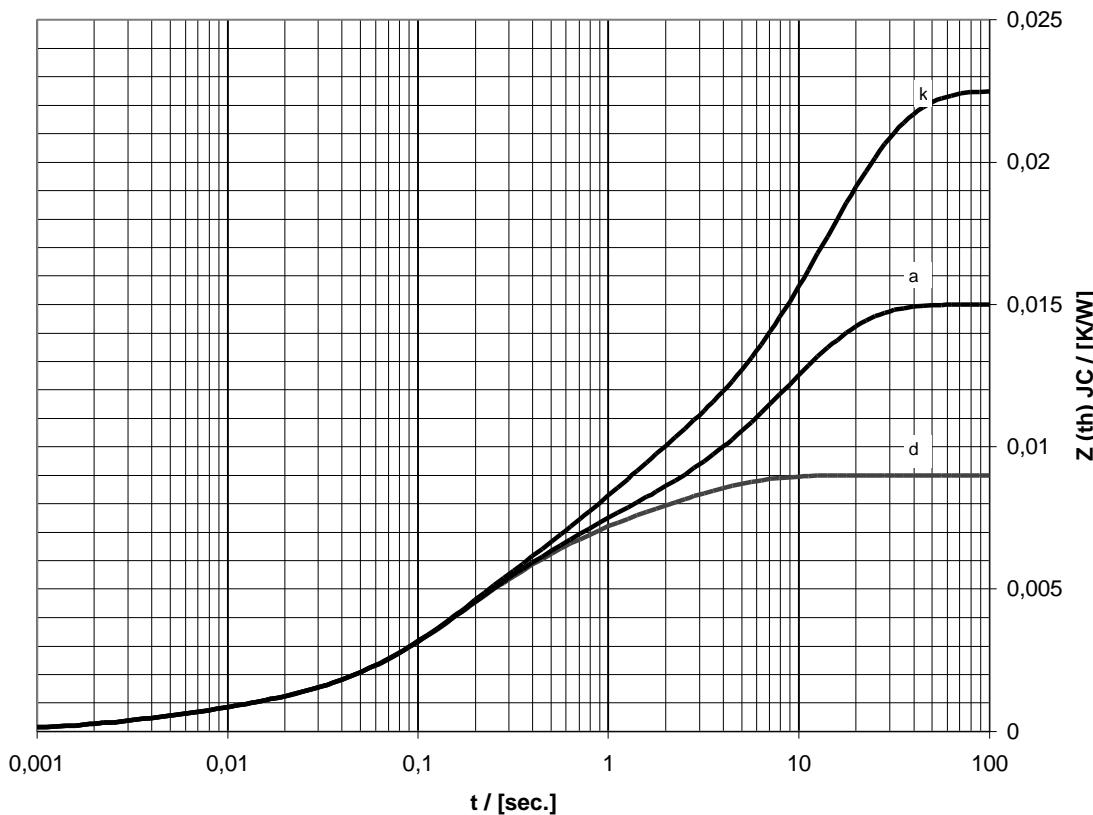
 $t_{vj} = 125^\circ\text{C}$ 

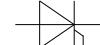
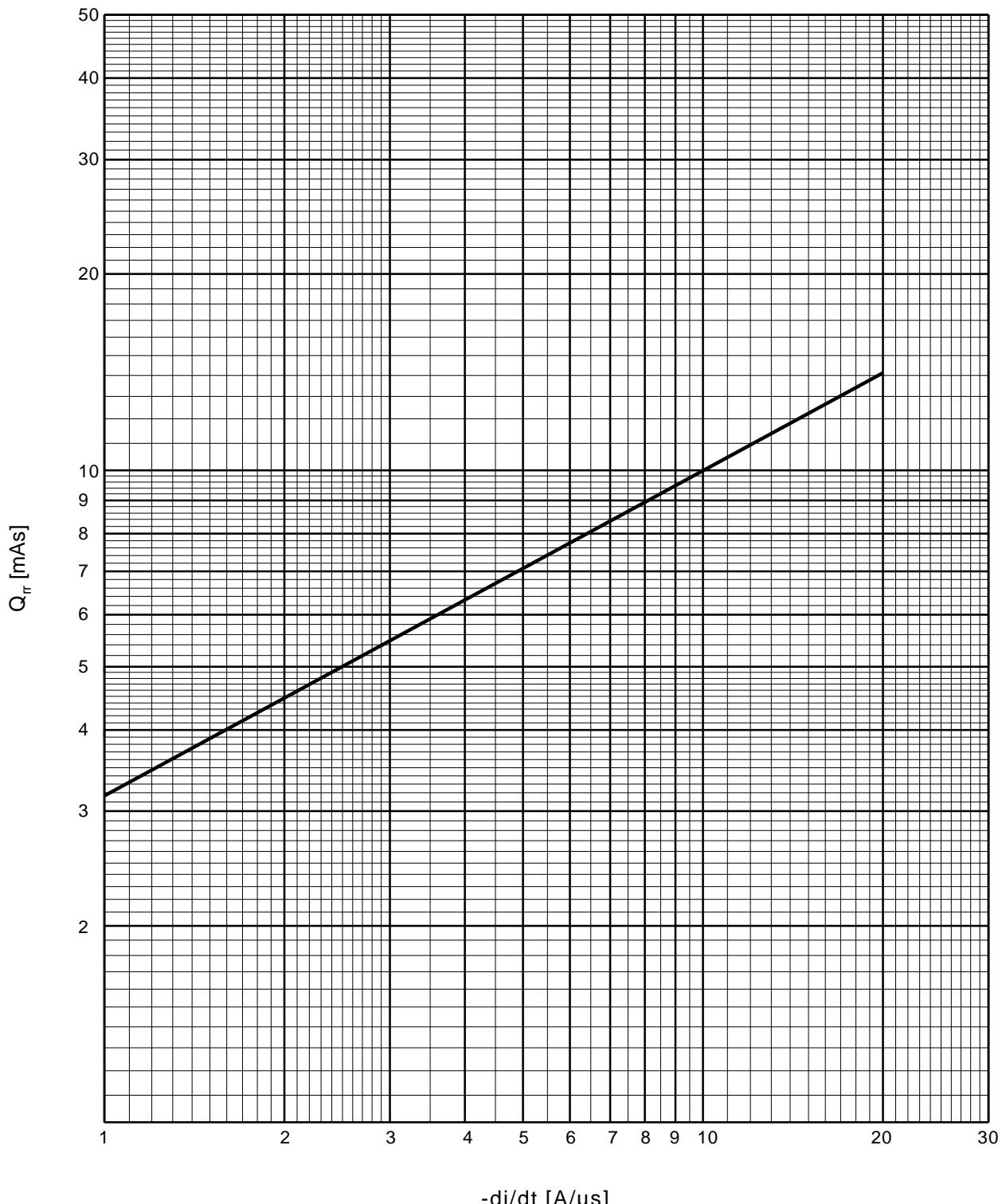


**Transienter innerer Wärmewiderstand**  
**Transient thermal impedance  $Z_{(th)JC} = f(t)$**

Parameter: Stromflußwinkel / Current conduction angle

	doppe seitige Kühlung		anodenseitige Kühlung		kathodenseitige Kühlung	
	r [K/W]	[s]	r [K/W]	[s]	r [K/W]	[s]
1	0,0023	2,47	0,008	8,5	0,014	14
2	0,0025	0,44	0,0028	0,5	0,0043	0,77
3	0,0028	0,12	0,0028	0,12	0,0028	0,12
4	0,0008	0,16	0,0008	0,16	0,0008	0,16
5	0,0006	0,005	0,0006	0,005	0,0006	0,005
	0,009	-	0,015	-	0,0225	-



**Sperrverzögerungsladung  $Q_r = f(-di/dt)$   
recovered charge** $t_{vj} = 125^\circ\text{C}$ ,  $I_{TM} = 2000\text{A}$ ,  
 $V_R = 0,5 V_{RRM}$ ,  $V_{RM} = 0,8 V_{RRM}$ 

**Rückstromspitze  $I_{RM} = f(di/dt)$** 

Reverse recovered current

IT = 2000A, VR = 3500V, VRM = 0,8xVRRM, Tvj = 125°C

